

588BT2 и H588BT2

схема управления памятью

Назначение

Микросхема 588BT2 – контроллер прямого доступа к памяти, предназначена для передачи данных между внешними устройствами и системной памятью. Диапазон рабочих температур от - 60 до + 125 °С.

Обозначение технических условий

- БКО.347.367-15 ТУ

Корпусное исполнение

- корпус H16.48-1В для H588BT2
- корпус 4134.48-2 для 588BT2

Таблица 1. Основные электрические параметры 588BT2 и H588BT2 при $T_{\text{окр. среды}} = + 25 \text{ }^{\circ}\text{C}$

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение	Норма	
		не менее	не более
Выходной ток высокого уровня, мА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{OH}} = (U_{\text{CC}} - 0,4) \text{ В}$	I_{OH}	$ -0,4 $	-
Выходной ток низкого уровня, мА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{OL}} = 0,4 \text{ В}$	I_{OL}	0,8	-
Входной ток высокого уровня, мкА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$, $U_{\text{IL}} = 0,4 \text{ В}$	I_{IH}	-	1,0
Входной ток низкого уровня, мкА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$, $U_{\text{IL}} = 0,8 \text{ В}$	I_{IL}	-	$ -1,0 $
Выходной ток высокого уровня в состоянии “Выключено”, мкА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$, $U_{\text{IL}} = 0,4 \text{ В}$, $U_{\text{OH}} = (U_{\text{CC}} - 0,8) \text{ В}$	I_{OZH}	-	2,0
Выходной ток низкого уровня в состоянии “Выключено”, мкА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$, $U_{\text{IL}} = 0,4 \text{ В}$, $U_{\text{OL}} = 0,8 \text{ В}$	I_{OZL}	-	$ -2,0 $
Ток потребления, мА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$, $U_{\text{IL}} = 0,4 \text{ В}$	I_{CC}	-	0,5
Длительность сигнала, нс, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$, $U_{\text{IL}} = 0,4 \text{ В}$, $C_L \leq 50 \text{ пФ}$	$t_{\text{W(AD)}}$	150	-
Время задержки распространения сигнала, нс, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$, $U_{\text{IL}} = 0,4 \text{ В}$, $C_L \leq 50 \text{ пФ}$	$t_{\text{P(RQDMA} \rightarrow \text{RQ)}}$	-	400
Выходное напряжение высокого уровня, В, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $I_{\text{OH}} = -0,4 \text{ мА}$, $U_{\text{IL}} = 0,4 \text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$	U_{OH}	$U_{\text{CC}} - 0,4$	-
Выходное напряжение низкого уровня, В, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $I_{\text{OL}} = 0,8 \text{ мА}$, $U_{\text{IL}} = 0,4 \text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$	U_{OL}	-	0,4

Назначение выводов

Вывод	Назначение	Вывод	Назначение
№1	Выход "Расширение адреса" EXA17	№25	Вход/ выход адреса/ данных AD15
№2	Вход сигнала "Режим работы" MO	№26	Вход/ выход адреса/ данных AD14
№3	Вход сигнала "Управление считыванием/ записью" CORD/ WR2	№27	Вход/ выход адреса/ данных AD13
№4	Вход сигнала "Управление считыванием/ записью" CORD/ WR1	№28	Вход/ выход адреса/ данных AD12
№5	Вход "Разрешение записи данных" $\overline{\text{EWRD}}$	№29	Вход/ выход адреса/ данных AD11
№6	Вход "Запрет инкрементирования счетчика слов/ байтов" DECT	№30	Вход/ выход адреса/ данных AD10
№7	Вход "Запрет инкрементирования адреса шины" DEAB	№31	Вход/ выход адреса/ данных AD9
№8	Вход управления разрядом адреса ADO COAO	№32	Вход/ выход адреса/ данных AD8
№9	Выход "Запрос магистрали" $\overline{\text{RQ}}$	№33	Вход/ выход адреса/ данных AD7
№10	Вход "Разрешение на захват магистрали" $\overline{\text{ETRI}}$	№34	Вход/ выход адреса/ данных AD6
№11	Выход "Разрешение на захват магистрали" $\overline{\text{ETRO}}$	№35	Вход/ выход адреса/ данных AD5
№12	Выход "Подтверждение запроса" $\overline{\text{ASKRQ}}$	№36	Вход/ выход адреса/ данных AD4
№13	Вход/ выход сигнала "Ответ устройства" $\overline{\text{AN}}$	№37	Вход/ выход адреса/ данных AD3
№14	Вход "Установка" $\overline{\text{SR}}$	№38	Вход/ выход адреса/ данных AD2
№15	Выход "Считывание регистра вывода" $\overline{\text{RDRG}}$	№39	Вход/ выход адреса/ данных AD1
№16	Выход "Запись регистра ввода" $\overline{\text{WRRG}}$	№40	Вход/ выход адреса/ данных AD0
№17	Вход сигнала "Ответ регистра ввода/вывода" $\overline{\text{RD}}$	№41	Вход сигнала "Ошибка" $\overline{\text{ER}}$
№18	Выход сигнала "Запись байта" WRBY	№42	Вход "Запрос прерывания" $\overline{\text{RQINT}}$
№19	Вход/ выход сигнала "Запись" $\overline{\text{WR}}$	№43	Выход "Установка - 1" $\overline{\text{SR1}}$
№20	Вход сигнала "Выбор устройства" $\overline{\text{SE}}$	№44	Выход "Разрешение прямого доступа к памяти" $\overline{\text{EDMA}}$
№21	Вход/ выход сигнала "Считывание" $\overline{\text{RD}}$	№45	Выход "Прерывание" $\overline{\text{INR}}$
№22	Вход/ выход "Синхронизация обмена" $\overline{\text{SYNA}}$	№46	Вход "Запрос прямого доступа к памяти" $\overline{\text{RQDMA}}$
№23	Вход/выход "Программирование длительности адреса шины" TA	№47	Выход "Расширение адреса" EXA16
№24	Вывод питания от источника напряжения U	№48	Общий вывод 0V

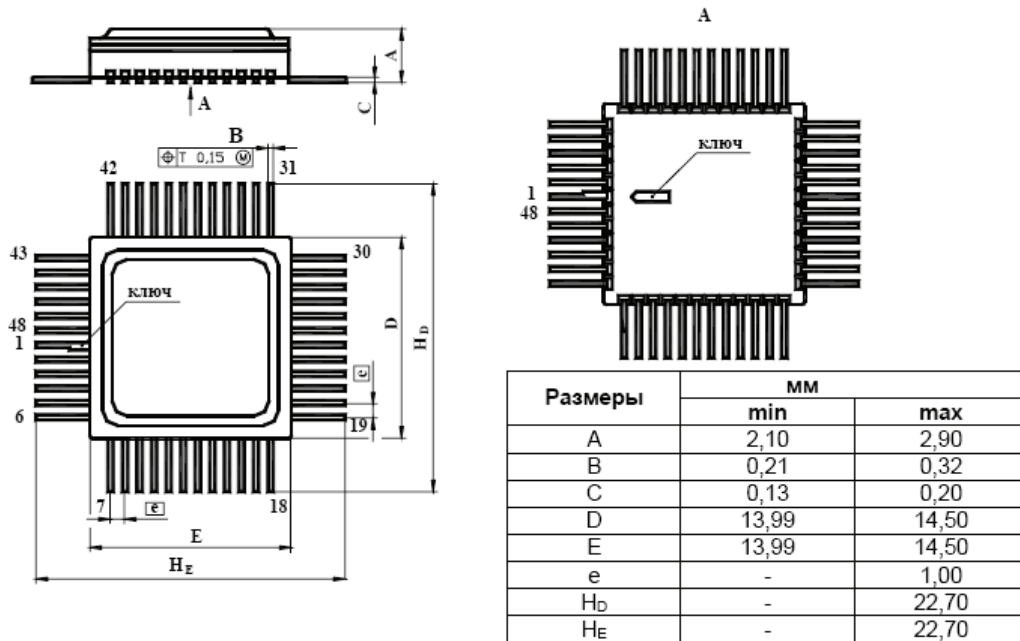


Рисунок 1. Габаритный чертеж корпуса H16.48-1B

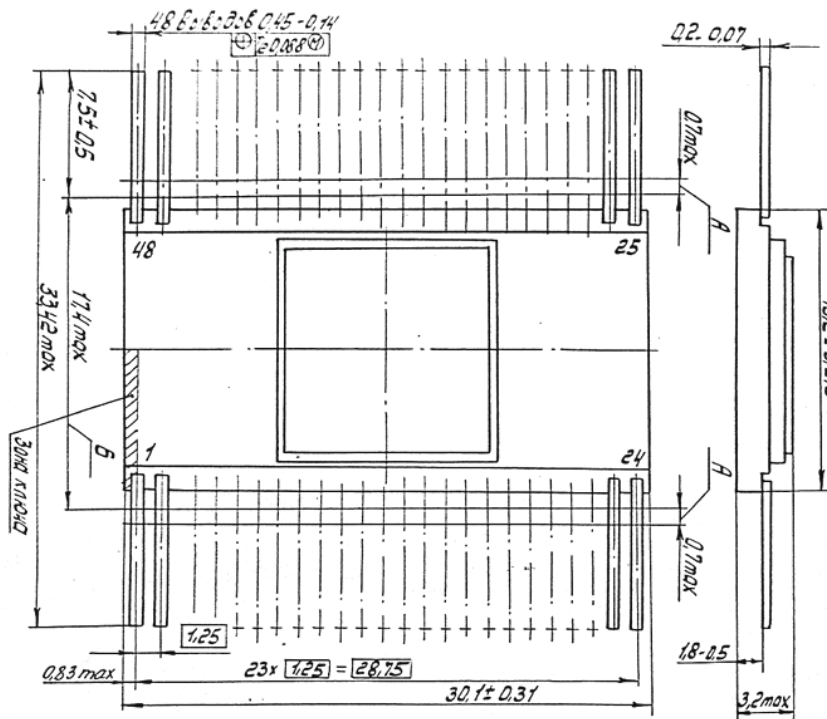


Рисунок 2. Габаритный чертеж корпуса 4134.48-2



ОАО "ИНТЕГРАЛ", г. Минск, Республика Беларусь

Внимание! Данная техническая спецификация является ознакомительной и не может заменить собой учтенный экземпляр технических условий или этикетку на изделие.

ОАО "ИНТЕГРАЛ" сохраняет за собой право вносить изменения в описания технических характеристик изделий без предварительного уведомления.

Изображения корпусов приводятся для иллюстрации. Ссылки на зарубежные прототипы не подразумевают полного совпадения конструкции и/или технологии. Изделие ОАО "ИНТЕГРАЛ" чаще всего является ближайшим или функциональным аналогом.

Контактная информация предприятия доступна на сайте:

<http://www.integral.by>